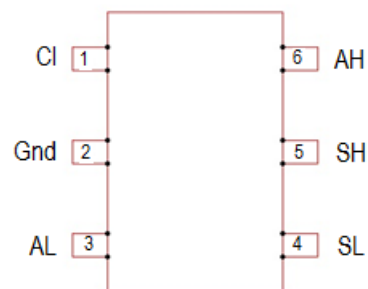


ОБЩЕЕ ОПИСАНИЕ

1210K представляет собой регулятор цветовой температуры светодиодного (LED) освещения, который настраивает яркость светодиодов при помощи внутренней схемы управления. Яркость внешней цепочки светодиодов может контролироваться данной схемой, которая обеспечивает фиксированный ток на выходе, и в тоже время фиксированный ток на выходе может быть настроен данной специализированной интегральной схемой (ASIC).

КОНФИГУРАЦИЯ ВЫВОДОВ



ФУНКЦИИ ВЫВОДОВ

Вывод №	Обозначение	Описание
1	CI	Подсоединение LED драйвера
2	Gnd	Gnd
3	AL	Регулировка тока низкого уровня
4	SL	Считывание тока низкого уровня
5	SH	Считывание тока высокого уровня
6	AH	Регулировка тока высокого уровня

ОТЛИЧИТЕЛЬНЫЕ ОСОБЕННОСТИ

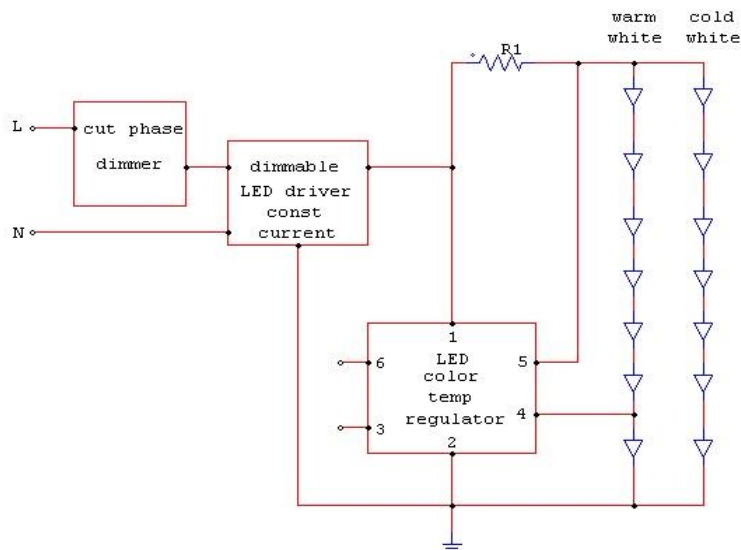
- Встроенная настройка выходного тока для различной яркости светодиодов

ПРИМЕНЕНИЕ

- LED лампы

ТИПОВАЯ СХЕМА ПРИМЕНЕНИЯ

Принцип работы LED драйвера (см. схему типового применения ниже): когда выходной ток LED драйвера протекает через резистор R1, ИС распознает падение напряжения на R1 и в тоже время отслеживает ток теплого цвета для регулировки баланса цветов.



ПРЕДЕЛЬНО ДОПУСТИМЫЕ ЗНАЧЕНИЯ ПАРАМЕТРОВ

КП №	Параметр	Обозначение	Мин.	Макс.	Ед. измерения
1	Напряжение на выводе CI	CIv		50	В
1	Ток на выводе CI	CIc		200	мА
3	Напряжение на выводе AL	ALv		20	В
3	Ток на выводе AL	ALc		20	мА
4	Напряжение на выводе SL	SLv		40	В
4	Ток на выводе SL	SLc		200	мА
5	Напряжение на выводе SH	SHv		50	В
5	Ток на выводе SH	SHc		20	мА
6	Напряжение на выводе AH	AHv		50	В
6	Ток на выводе AH	AHc		200	мА
	Диапазон температуры окружающей среды	T _A	-10	+125	°C

ЭЛЕКТРИЧЕСКИЕ ХАРАКТЕРИСТИКИ (T=25° C)

КП №	Параметр	Обозначение	Условия испытания	Мин.	Тип.	Макс.	Ед. измерения
1	Коэффициент усиления по току (DC)	H _{FE} (Q1, Q2)	V _{CE} =-1В, I _C =-10мА	100		300	
2	Напряжение насыщения коллектор-эмиттер	V _{CE(SAT)} (Q1, Q2)	I _C =-50мА; I _B =-5мА			-200	мВ
3	Напряжение насыщения база-эмиттер	V _{BE(SAT)} (Q1, Q2)	I _C =-50мА; I _B =-5мА			-1000	мВ
4	Считывающий резистор (верхнего	R2	TBD		36		кОм

	уровня)						
5	Считывающий резистор (нижнего уровня)	R3	TBD		10		кОм
6	Ток отсечки эмиттера	I _{ebo}	I _C =0, V _{EB} =-6В			-50	нА

ФУНКЦИОНАЛЬНАЯ БЛОК СХЕМА

